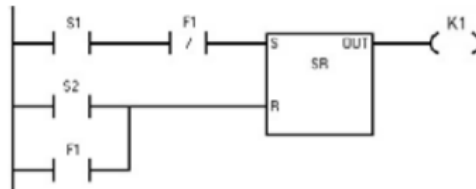


## Interpretacja programów w języku LD z blokami oprogramowania STEP 7

### Zadanie 34.

Jaki układ sygnałów na wejściach przerzutnika SR spowoduje, że na jego wyjściu OUT będzie jedynka logiczna?

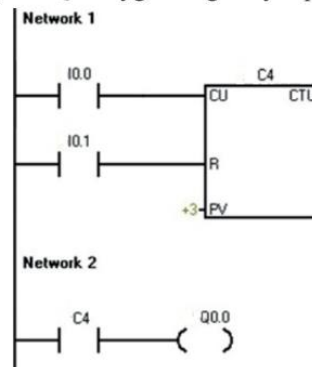
- A. S1=0, S2=1, F1=0
- B. S1=0, S2=0, F1=1
- C. S1=1, S2=0, F1=0
- D. S1=1, S2=0, F1=1



### Zadanie 36.

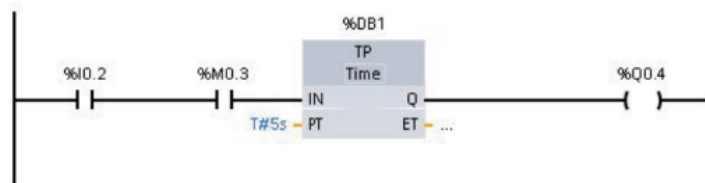
W przedstawionym na rysunku programie sterowania, na wyjściu Q0.0 sygnał logiczny 1 pojawi się po zliczeniu 3 impulsów

- A. I0.1 w górę.
- B. I0.0 w górę.
- C. I0.1 w dół.
- D. I0.0 w dół.



### Zadanie 39.

Które stwierdzenie dotyczące działania przedstawionego programu jest prawdziwe?

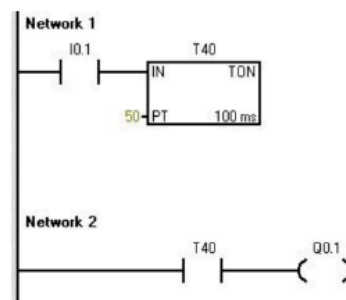


- A. Jednoczesne podanie sygnału „1” na wejścia I0.2 i M0.3 spowoduje ustawienie na 5 s „1” na wyjściu Q0.4
- B. Jednoczesne podanie sygnału „1” na wejścia I0.2 i M0.3 spowoduje, że po 5 s ustawiona zostanie „1” na wyjściu Q0.4
- C. Podanie sygnału „1” na wejścia I0.2 lub M0.3 spowoduje ustawienie na 5 s „1” na wyjściu Q0.4
- D. Podanie sygnału „1” na wejścia I0.2 lub M0.3 spowoduje, że po 5 s ustawiona zostanie „1” na wyjściu Q0.4

### Zadanie 40.

W przedstawionym programie załączenie Q0.1 jest opóźnione w stosunku do sygnału załączającego wejścia I0.1 o 5 sekund. Jaką wartość należy ustawić na wejściu PT układu czasowego, aby opóźnienie to wzrosło do 15 minut?

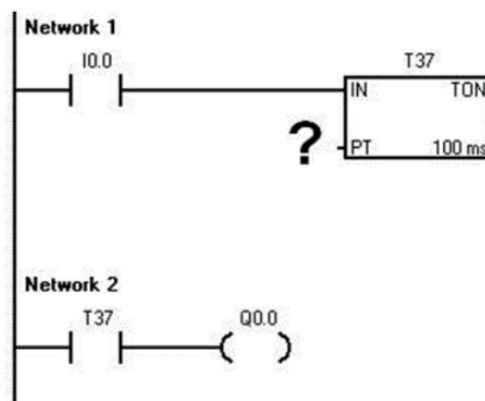
- A. 1500
- B. 150
- C. 9000
- D. 6000



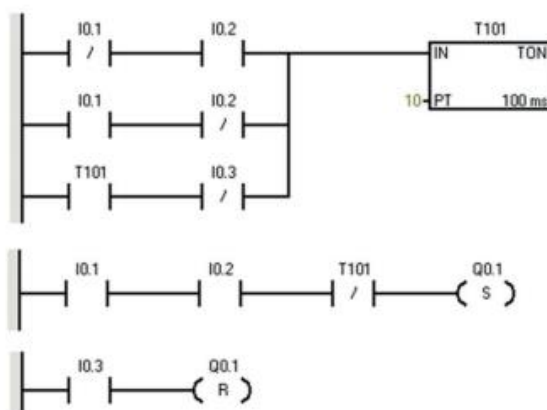
### Zadanie 40.

Jaką wartość należy ustawić na wejściu PT timera, aby po 5 sekundach od podania logicznej 1 na wejście I0.0 na wyjściu Q0.0 również pojawiła się logiczna 1?

- A. +5
- B. +10
- C. +50
- D. +100



### Zadanie 35.



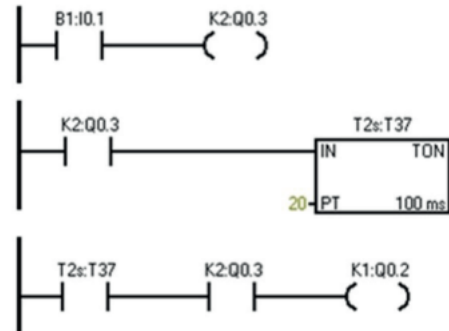
W jaki sposób wymusić stan wysoki na wyjściu Q0.1 sterownika wykonującego program zamieszczony na rysunku?

- A. W czasie 1 s ustawić stan wysoki na I0.1
- B. Na czas co najmniej 1 s ustawić stan wysoki na I0.2
- C. W odstępie krótszym od 1 s ustawić stan wysoki na I0.1 i I0.2
- D. W odstępie dłuższym od 1 s ustawić stan wysoki na I0.2, następnie stan wysoki na I0.1

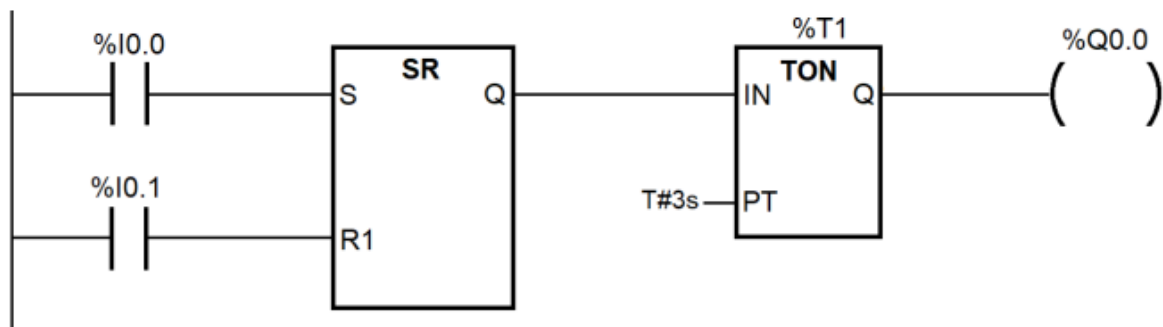
### Zadanie 40.

Jaką zmianę należy wprowadzić w zamieszczonym programie na sterowniku PLC, aby po 2 s od włączenia sterownika w tryb RUN na wyjściu Q0.2 pojawił się stan wysoki?

- A. I0.1 z NO zmieniń na NC
- B. Timer TON zmieniń na TOF
- C. Styk T37 z NO zmieniń na NC
- D. Cewkę Q0.3 zmieniń na SET Q0.3



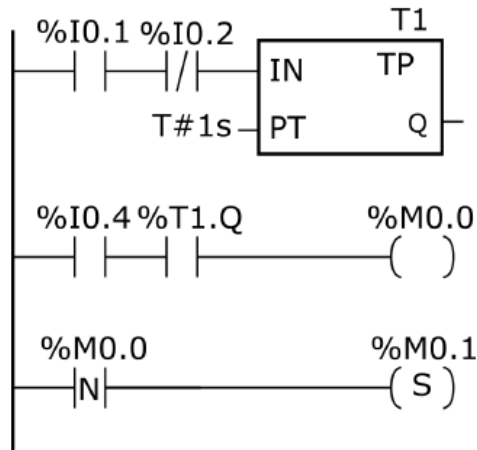
### Zadanie 37.



Zgodnie z programem przedstawionym na rysunku wyjście %Q0.0 przyjmie stan 1

- A. po 3 s od chwilowego naciśnięcia %I0.0, jeżeli %I0.1=0
- B. po 3 s od chwilowego naciśnięcia %I0.1, jeżeli %I0.0=0
- C. przez 3 s od chwilowego naciśnięcia %I0.0, jeżeli %I0.1=1
- D. przez 3 s od chwilowego naciśnięcia %I0.0, jeżeli %I0.1=0

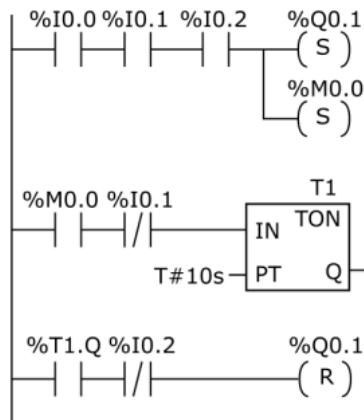
**Zadanie 31.**



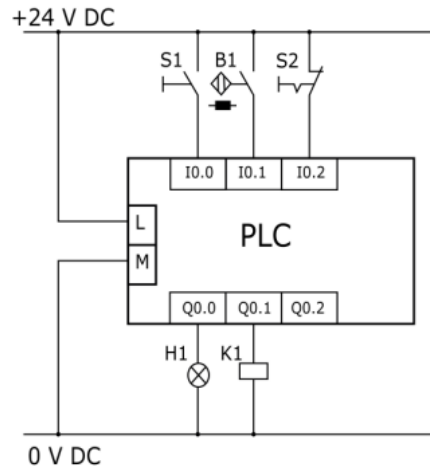
Który z podanych związków występuje między zmiennymi %M0.0 i %M0.1 w przedstawionym programie sterowniczym?

- A. Zmienna %M0.1 przyjmie wartość 1 po czasie T=1 sekunda od uaktywnienia zmiennej %M0.0
- B. Stan zmiennej %M0.1 podczas wykonywania programu jest negacją stanu zmiennej %M0.0
- C. Gdy zmienna %M0.0 zmieni stan z 1 na 0, wówczas zmienna %M0.1 przyjmie wartość 1
- D. Zmienna %M0.1 przyjmuje wartość 1, gdy zmienna %M0.0 zmieni swój stan z 0 na 1

**Zadanie 38.**



Program

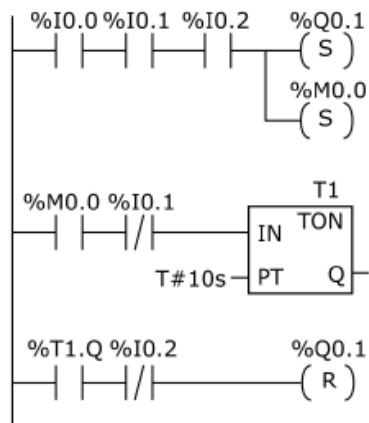


Schemat połączeń

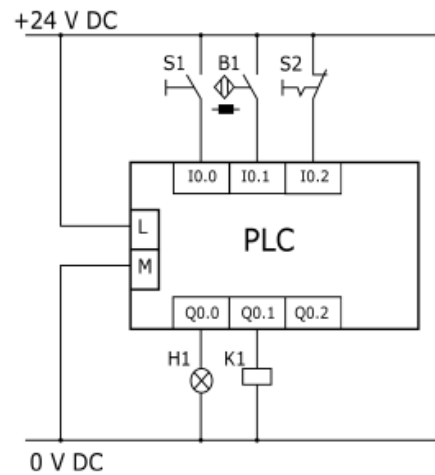
Wyłączenie silnika sterowanego za pośrednictwem stycznika K1 podłączonego do zaprogramowanego sterownika PLC następuje po odliczeniu czasu 10 sekund przez instrukcję T1 oraz

- A. wciśnięcie przycisku S1.
- B. wciśnięcie przycisku S2.
- C. deaktywację czujnika B1.
- D. aktywację czujnika B1.

### Zadanie 37.



*Program*



*Schemat połączeń*

Warunkiem zatrzymania silnika sterowanego za pośrednictwem stycznika K1 podłączonego do zaprogramowanego sterownika PLC jest wciśnięcie przycisku

- A. S1 przy aktywności czujnika B1 w określonym przedziale czasowym.
- B. S2 przy aktywności czujnika B1 w określonym przedziale czasowym.
- C. S1 przy braku aktywności czujnika B1 w określonym przedziale czasowym.
- D. S2 przy braku aktywności czujnika B1 w określonym przedziale czasowym.